

HARDWARE - DOKUMENTATION MC 80.30

Erarbeitet: Dipl. - Ing. F. Damme

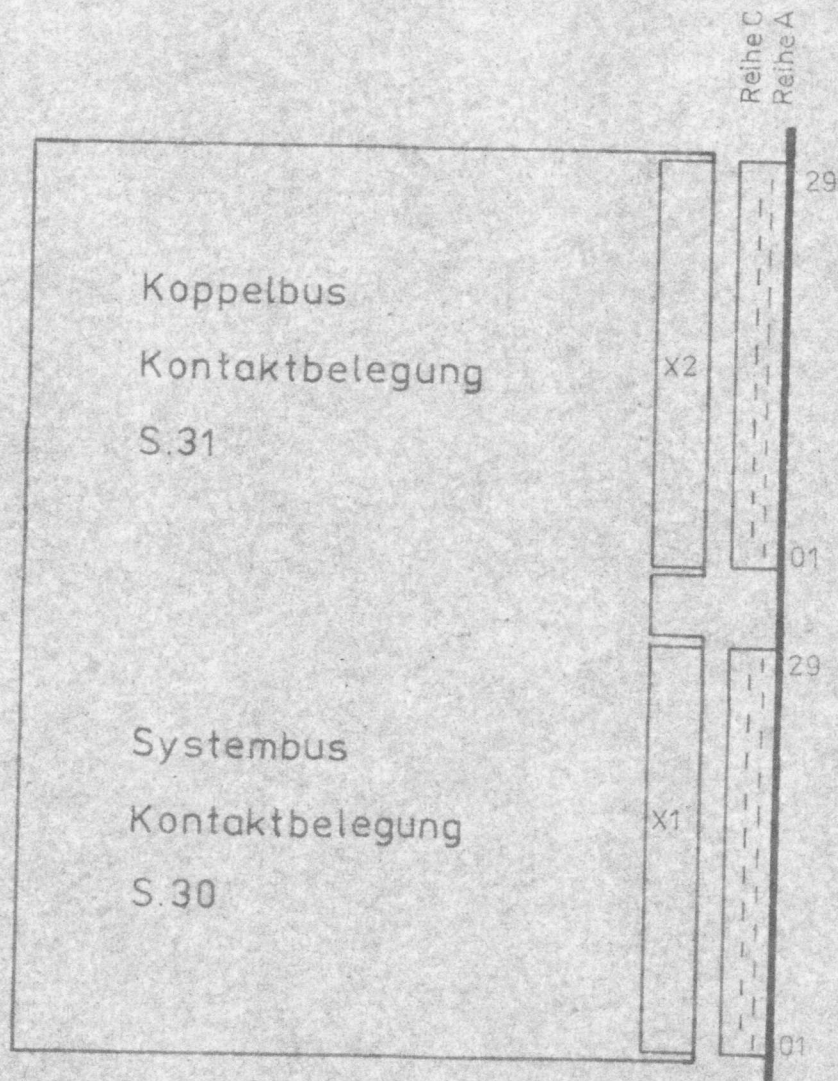
Dr. W. Kochendörfer

I/O - Adressen im System MC 80.3X

	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
0																
1	reserviert für Floppy - AFS K1520															
2																
3	reserviert für Kassettenansteuerung AKB															
4																
5																
6																
7																
8	ZVE - CTC				ZVE - PIO									RAM		
9														Steuerung		
A																
B	SPE 2															
C	reserviert für Bildschirmsteuerung VIS 2A															
D	ASP - SIO				ASP - CTC					ASP - PIO						
E										JEPR						
F																

Linieninterface K1520

TGL 37271/01



5P: X1-A/C29,

X2-A/C01

12P: X1-A/C28

5N: X1-A/C15

5PG: X1-A/C03

00: X1-A/C02-A/C01-C22-C21, X2-A/C29-A/C28

Einstellvorlage A K M (Z.-Nr. 50300-3110)

Anlage zur Technischen Beschreibung

1. Adressierung nach TB 3.2.1.

Die Basisadresse der Steckeinheit ist durch Einstellung der Schalter S1101 bis S1104 (siehe unten) fuer die Adressen AB4-AB7 frei waelhbar. Die Vorzugsbasisadresse bei Auslieferung im MC 80.3x ist 3x (Adressen 30H bis 30H).

Schalterstellung 1 = log. 0
 " 2 = " 1

2. Wickelverbindungen fuer IFSS-Modus nach TB 4.5.

Fuer Aktivmodus (Auslieferungszustand) sind zu verbinden:

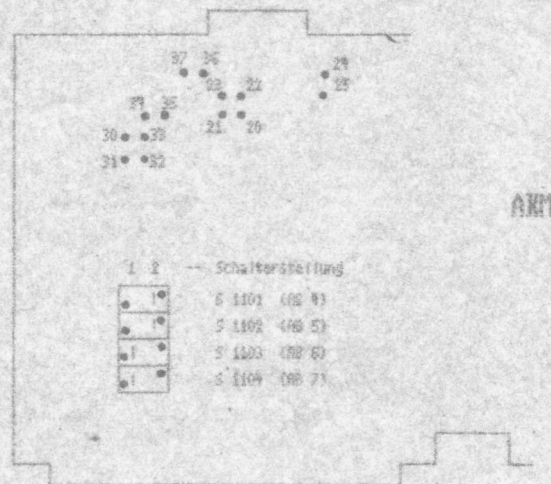
22 - 23 30 - 31
 24 - 25 34 - 35
 36 - 37

Anordnung der Wickelstifte 20-25 und 30-37 siehe unten.

3. Bruecken (2,5 mm)

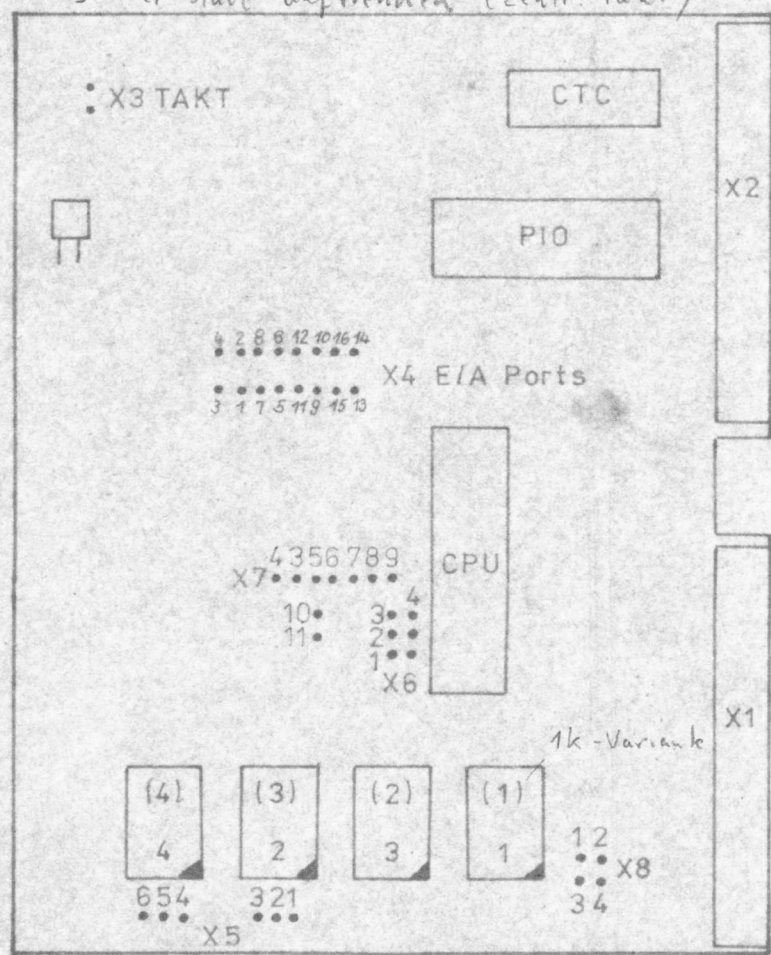
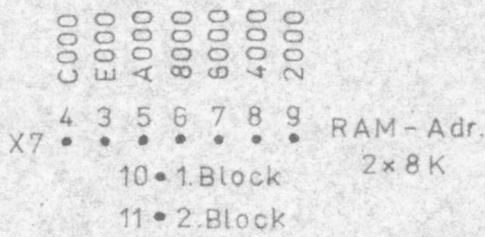
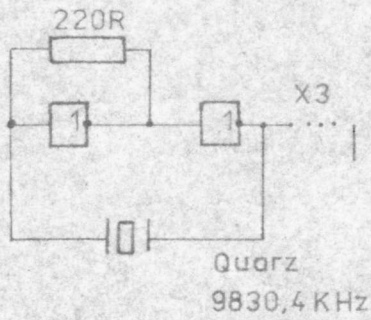
bestueckt	offen	Bemerkungen
8 - 11		Auswahl KNO
	8 - 9	" WBB
12 - 13)
14 - 15) Anzahl der Nachtake
16 - 17) = 16
18 - 19)
28 - 29	26 - 27	Auswahl Pausenpegel
40 - 41	38 - 39	Festlegung Anwahl
	42 - 43	Zuschaltung RESET

Anordnung der Bruecken siehe Bestueckungsplan. Vom Anwender ist lediglich eine Brueckenaenderung fuer RESET zulassig.



ZVE 50300 - 3010.00

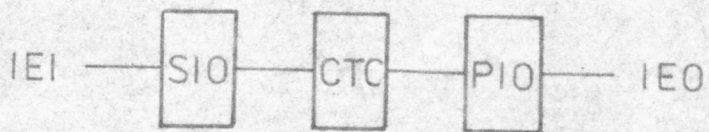
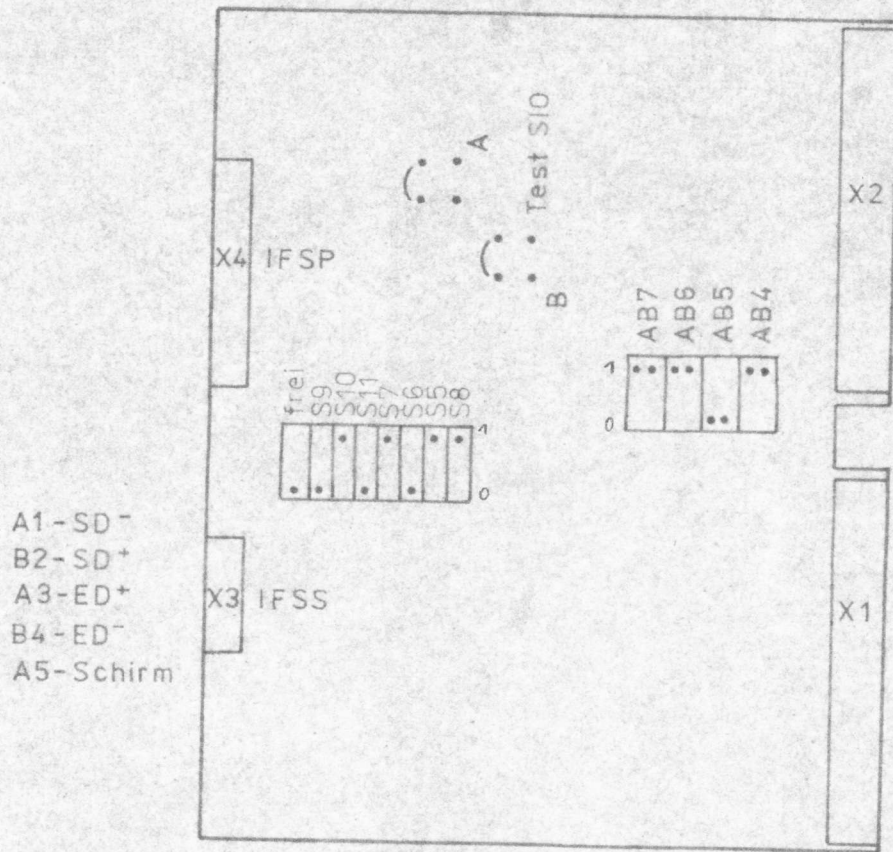
x3 bei Slave auftrennen (zentr. Takt)



X8	X5/X6	U555	U2716
1-3	1-2	X	(U555)
2-4	2-3		X (U2716)
	6-5	X	
	5-4		X

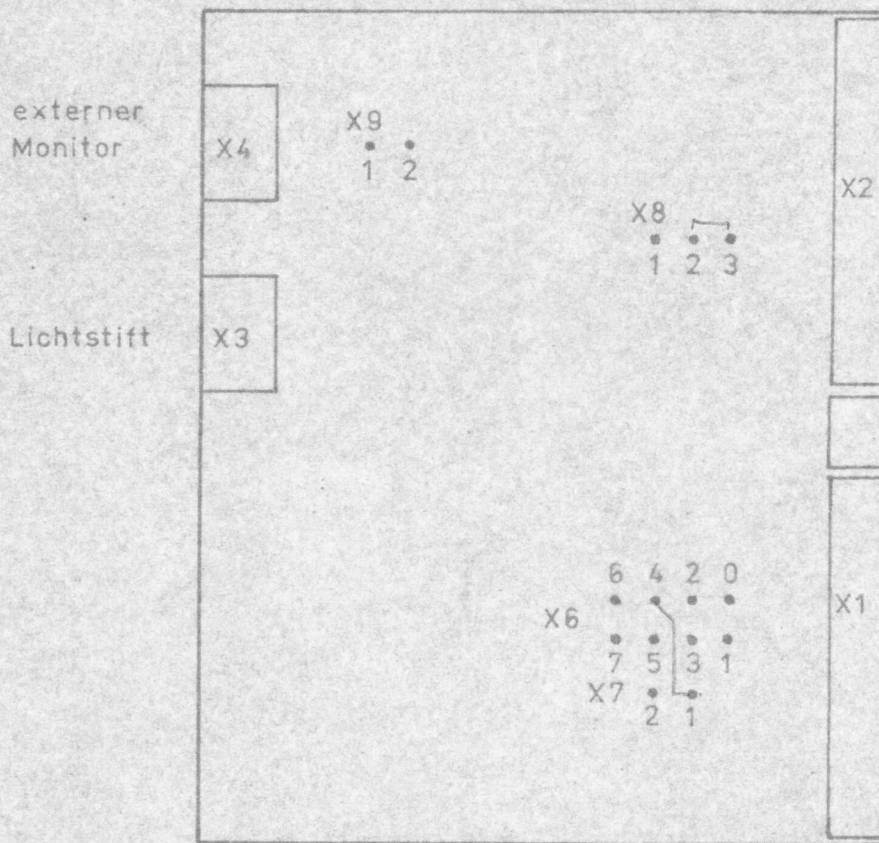
3-4	1-2	7-8	5-6	11-12	9-10	15-16	13-14	E/A Ports
X		X		X		X		00 - 0F
	X	X		X		X		10 - 1F
X			X	X		X		20 - 2F
	X		X	X		X		30 - 3F
X		X			X	X		40 - 4F
	X	X			X	X		50 - 5F
X			X		X	X		60 - 6F
	X		X		X	X		70 - 7F
X		X		X			X	80 - 8F
	X	X		X			X	90 - 9F
X			X	X			X	A0 - AF
	X		X	X			X	B0 - BF
X		X			X		X	C0 - CF
	X	X			X		X	D0 - DF
X			X		X		X	E0 - EF
	X		X		X		X	F0 - FF

ASP 50300 - 3050.00



- S6 - Sender passiv
- S11 - Empfänger passiv
- S5,S7 - Sender aktiv
- S8,S10 - Empfänger aktiv

VIS 2A 50300-3220.00



AB4 - AB7
Adressen

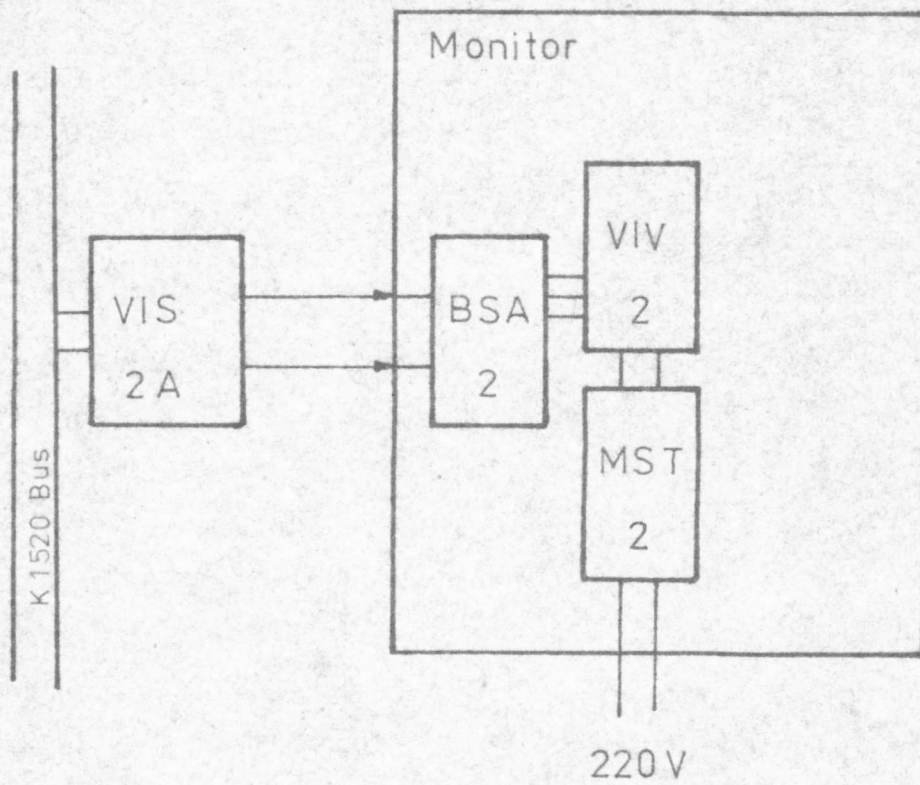
Gerätegruppenadressen

Geräteeinzeladressen

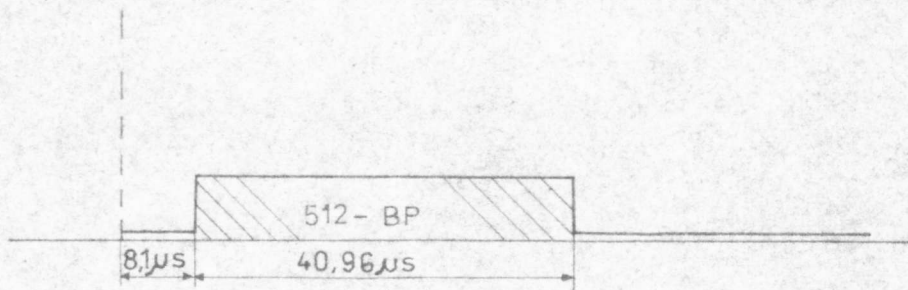
0,8	X6:0 - X7:2	X6:0 - X7:1
1,9	X6:1 - X7:2	X6:1 - X7:1
2,A	X6:2 - X7:2	X6:2 - X7:1
3,B	X6:3 - X7:2	X6:3 - X7:1
4,C	X6:4 - X7:2	x X6:4 - X7:1 x
5,D	X6:5 - X7:2	X6:5 - X7:1
6,E	X6:6 - X7:2	X6:6 - X7:1
7,F	X6:7 - X7:2	X6:7 - X7:1
0...7	X8:1 - X8:2	
x 8...F	X8:2 - X8:3	

X9 Takteinspeisung extern/intern
(bei Slave zu öffnen)

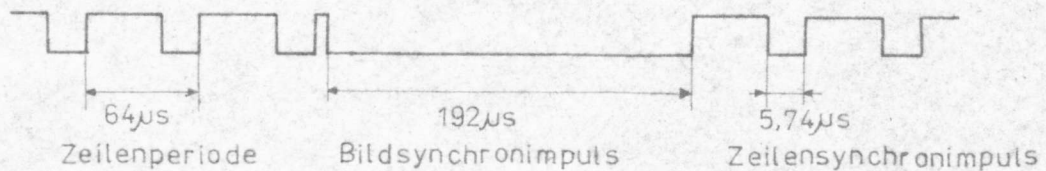
VIS 2A 50300 - 3220.00



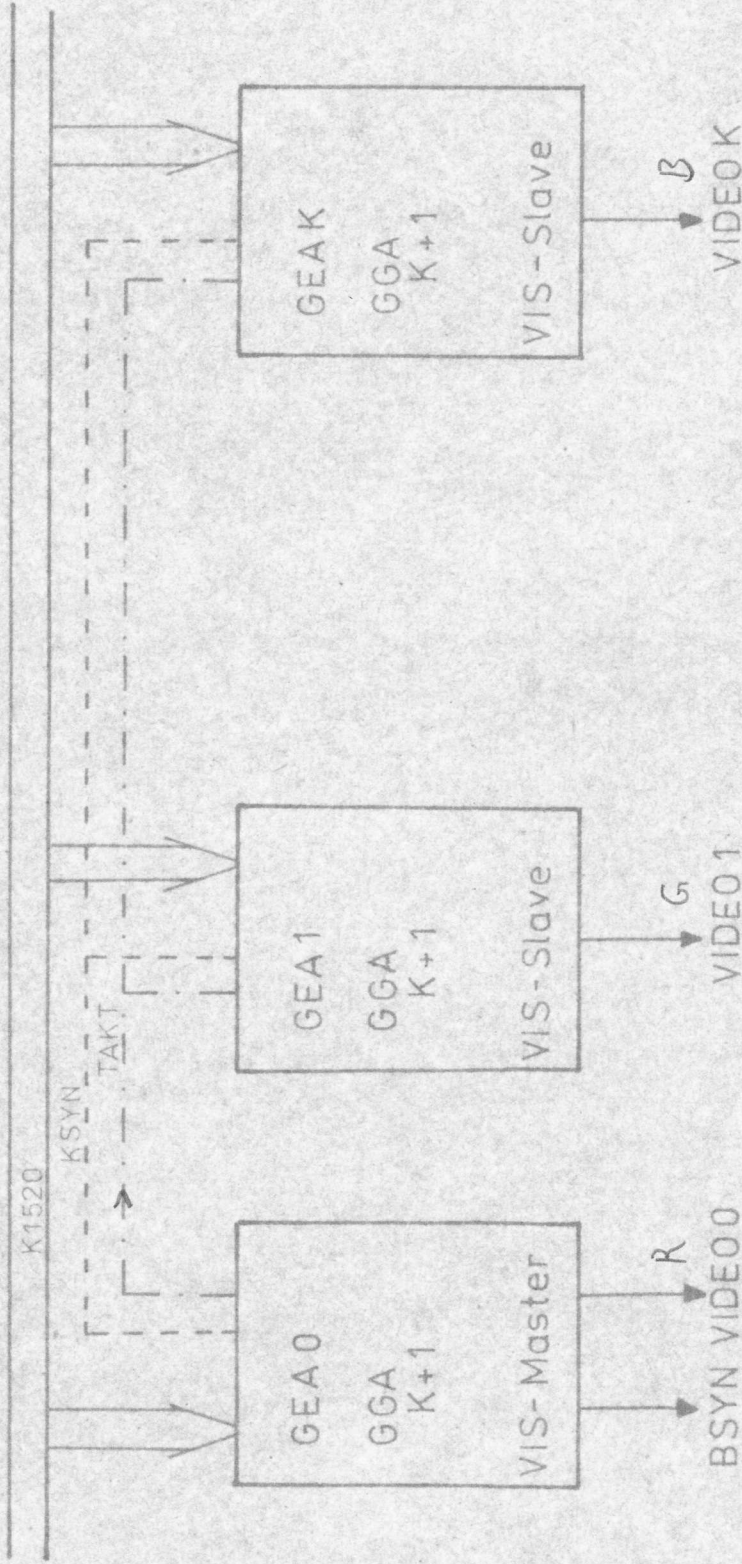
Impulsdigramm des VIDEO - Signales:



Impulsdigramm des BSYN - Signales:
(BSYN zur Synchronisation des Monitors)



Kaskadierung von VIS 2A



Wickelverb.

Master : Takt intern

Slave : " extern

alle : gleiche Gruppenadresse G, G, A

unterschl. Einzeladresse G, E, A

E/A - Adressbereich : $4 \times 16 = 64$ (über oder unter 80H !)

GGA : CX

GEA (R) BX

(G) AX

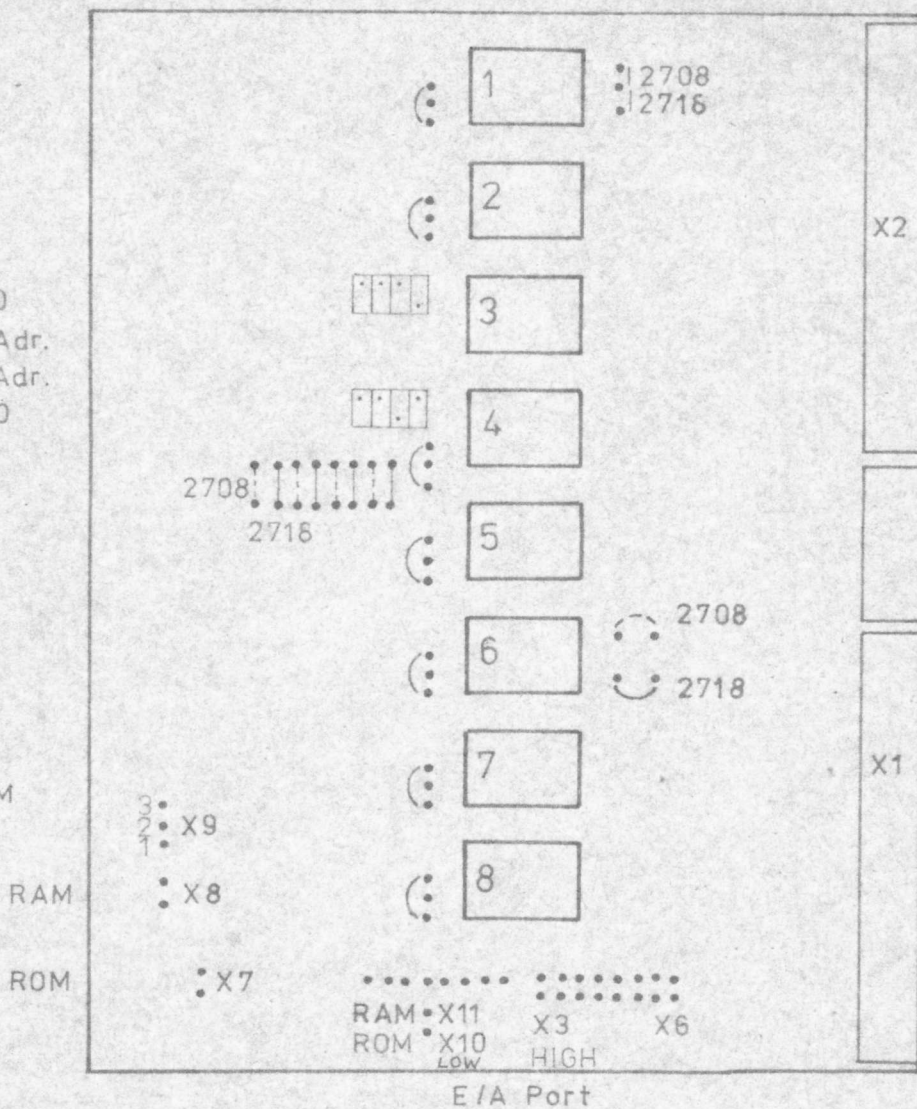
(B) GX

SPE 2 50300 - 3520.00

8000	1000	2000	4000
0	0	0	0
1	1	1	1

4000
RAM-Adr.
ROM-Adr.
2000

2-3 Zugriffssperre RAM
1-2 Schreibschutz



- XE/XF
- XC/XD
- XA/XB
- X8/X9
- X6/X7
- X4/X5
- X2/X3
- X0/X1

RAM • X11
ROM • X10

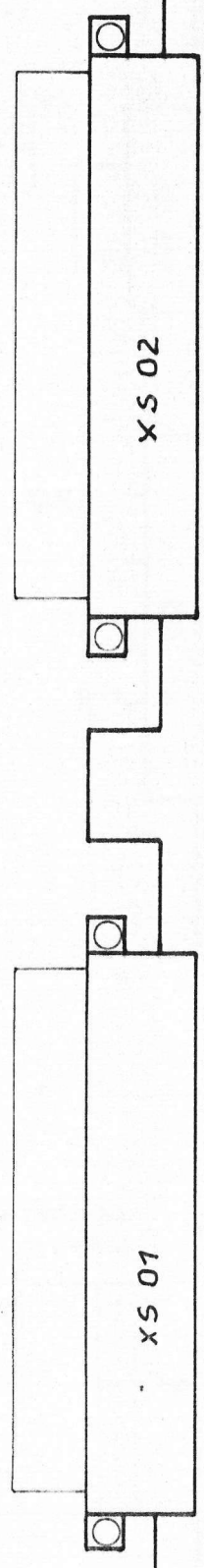
	X3		X4		X5		X6	
	1	2	1	2	1	2	1	2
0X	X		X		X		X	
1X		X		X		X		X
2X	X			X		X		X
3X		X		X		X		X
4X	X		X			X		X
5X		X		X		X		X
6X	X			X		X		X
7X		X		X		X		X
8X	X		X			X		X
9X		X		X		X		X
AX	X			X		X		X
BX		X		X		X		X
CX	X		X			X		X
DX		X		X		X		X
EX	X			X		X		X
FX		X		X		X		X

SPE4 - 50319 - 3180.00

II 8	II 4	II 3	II 1	I 4	I 7	III 7	III 5	III 3	III 1
II 6	II 5	II 2	II 7	I 3	I 8	III 8	III 6	III 4	III 2
I 2	I 6	I 5	I 1						

45
 46...47 1. Bank
 48...50
 51... 54
 53... 56
 57 58
 59
 60 62
 61
 64 - 42
 Adc. - 44

26 30
 24
 22
 23
 29 33
 34
 35
 36
 3/6 seg
 EPR. Typ
 38 37 /MEMDI 3
 15913
 Adc. 17
 Bar. 48
 4 8 16
 E/A - Adc.



QFA 50319-3130.00

